



**KARADENİZ TEKNİK ÜNİVERSİTESİ**  
**BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ**

**SAYISAL TASARIM LABORATUARI**

**BOOLE FONKSİYONLARININ GERÇEKLENMESİ**

**DENEY RAPORU**

**DENEY GURUBU:**

**DENEYİ YAPAN(LAR):**

- 
- 
- 
- 
- 

**Deney Sorumlusu: Arş. Gör. Ercüment ÖZTÜRK**

Deneyde sorulan soruları cevaplayınız...

Multiplexer, PLA ve Bellek kavramlarını açıklayınız...

Deneyde yaşadığınız zorluklar ve deneyden öğrendiklerinizi yazınız...

Deney föyünde Karnaugh haritası verilen ve deney sırasında MUX, NOT ve XOR kullanarak kurduğunuz devrenin denklemini yazıp indirgeyiniz. İndirgediğiniz denklemin mantıksal kapılar kullanarak tasarımını gerçekleştiriniz.

Deneyin daha verimli ve daha öğretici olması bakımından varsa önerileriniz (Puanlamaya dahil değildir)